

2018학년도 봄학기 입학 대학원 신입생 모집 안내 (전기및전자공학부)

(2017.6.21.)

< 지원서 접수 >

■ 모집 과정 : 석사과정, 박사과정

■ 입학전형 일정표

가. 원서 접수 기간 : 2017년 7월 7일(금) 10:00 ~ 7월 18일(화) 17:00

나. 인터넷 접수 : KAIST 입시시스템(<https://apply.kaist.ac.kr/GradApply>)

에 접속하여 지원서를 접수하여야 하며, 서류 제출 등의 자세한

일정 및 세부사항은 모집요강 참조(<http://admission.kaist.ac.kr/graduate/>)

다. 입학전형 일정표

구 분	일 시	장 소	비 고
1. 원서접수	2017.07.07(금) 10:00 ~ 07.18(화) 17:00	인터넷 접수 : KAIST 입시시스템 (https://apply.kaist.ac.kr/GradApply)	마감시간 내 전형료 납부까지 완료해야 하며, 이후 접수 불가
2. 서류제출 기한	2017.07.20(목) 18:00까지 서류 제출 (우편접수 포함)분에 한함.	· KAIST 대전캠퍼스 대학원입학팀 양분순빌딩(E16-1) 1층 110호 · (우 34141) 대전광역시 유성구 대학로 291 KAIST 양분순빌딩(E16-1) 1층 110호 대학원입학팀	온라인 입력 후 출력본, 성적표 등 모집요강이 정한 제출서류를 대학원입학팀 으로 직접 방문 제출 또는 우편 송부
3. 제출서류 접수확인 기간	2017.07.07.(금) ~ 07.31(화)	KAIST 입시시스템 (https://apply.kaist.ac.kr/GradApply > 제출서류관리 > 최종제출여부)	제출서류 발송 후 2-3일 후에 지원자가 직접 도착여부를 확인하여야 하며, 개별연락은 하지 않음.
4. 1단계 합격자 발표	2017.08.17.(목) 14:00 이후	KAIST 입시시스템 (https://apply.kaist.ac.kr/GradApply > 합격자 발표)	
5. 면접전형	2017.08.21.(월) ~ 08.25(금)	1단계 합격자 발표 시 게시함	개인별 면접전형 일정 확인 (해당 학과(부) / 프로그램 별 실시)
6. 최종합격자 발표	2017.09.14(목) 14:00 이후	KAIST 입시시스템 (https://apply.kaist.ac.kr/GradApply > 합격자 발표)	개별통지 하지 않음. 본인이 직접 web에서 확인

☑ 참고: KAIST석사과정 재학생대상 석.박통합과정 원서접수기간:7월20일(목)~7월26일(수)17:00

1 전기 및 전자공학부 면접일 안내 및 제출 서류 안내

2018학년도 봄학기 입학 대학원 신입생 모집과 관련하여 KAIST 대학원입학팀에 제출하는 서류 이외에 KAIST 전기및전자공학부 행정팀에 직접 제출해야 하는 서류들을 안내하여 드립니다.

■ 전기및전자공학부 행정팀에 추가로 제출할 서류

제출양식	대상	제출기한	제출처
1. 면접분야 제출	석사과정(전문석사) 지원자 전체	2017.7.18.(화)	이메일로 제출 msyoo@kaist.ac.kr
2. 전일제 수업 신청 확인서	일반장학생(석사,박사) 지원자중 1차 서류전형 합격자	2017.8.21.(월):박사 2017.8.22.(화):석사	면접당일 면접대기실에 제출
3. 지도예정교수 확인서	박사과정 지원자 전체 (KAIST 석사 재학생 대상 석박통합 지원자 포함)	2017.7.3.(월)	전기및전자공학부 행정팀 사무실

■ 2018학년도 봄학기 입학 대학원 신입생 모집, 전기및전자공학부 면접일 안내

○ 석사과정(전문석사 포함) 면접

- 면접일 : 2017. 8. 22 (화) 08:00 예정
- 면접 대기 장소 : 창의학습관(E9) 예정

○ 박사과정(석박통합 포함) 면접

- 면접일 : 2017. 8. 21 (월) 08:30 / 12:30 예정
- 면접대기 장소 : 정보전자동(E3-2) 우리별세미나실 예정

*상기 일정은 학부 사정에 따라 일부 변동 될수 있음.

■ 문의 : KAIST 전기및전자공학부 행정팀(E3-2, 1212호) 유미선
msyoo@kaist.ac.kr, T.042-350-3402

1. 석사과정(전문석사 포함) 면접 전형 방법 및 면접분야 제출 안내

석사과정(전문석사 포함) 지원자의 면접 분야를 미리 조사하고자 하오니, 아래 양식에 의거 제출기한 내에 제출하여 주시기 바랍니다.

가. 석사과정(전문석사 포함) 면접 전형 방법

전공 6분야 중 2분야를 선택한 후 관련 문제를 약 20분동안 풀고, 면접관 앞에서 약 10분간 문제풀이 설명함.

- 전기, 전자, 정보계열이 아닌 타 전공자(e.g. 물리학과, 전산학과, 수학과, 기계공학과, 화학과 등)는 6분야 중 1분야만 선택해도 됨.
- 학부과정에서 전기, 전자공학 교육과정을 이수하는 관련 학과(예. 디스플레이 관련 학과 등)는 타 전공에 해당되지 않음.
- 일반장학생 지원자는 1분야만 선택해도 됨

나. 면접 전공 6분야 (과목명)

- 1) 신호및시스템 (선형 시간 불변 시스템, 연속/이산 시간 신호처리)
- 2) 전자기 (전자기)
- 3) 회로 (회로이론, 아날로그 및 디지털 전자회로)
- 4) 통신 (아날로그 통신, 기초 디지털 통신 및 기초 확률)
- 5) 반도체 (물리전자, 반도체 소자)
- 6) 컴퓨팅분야 (프로그래밍, 자료구조)

다. 면접 분야 제출 기한 및 방법

- 1) 제출 기한: 7.7(금)~7.18(화)까지 이메일로 통보(msyoo@kaist.ac.kr)
- 2) 제출 방법: 아래의 “면접분야 회신용(표)” 를 작성하여 이메일로 발송 (회신시 이메일 제목 : 면접분야 회신[수험번호, 성명])

※면접분야 회신용(표)

구분	수험번호	성명	면접과목명 1	면접과목명 2
예제	123456	홍길동	신호및시스템	회로
수험생용				

- 7월 18일(화) 이후 변경 불가

2. 일반장학생 지원자의 “전일제 수업 신청 확인서” 제출 안내

전기및전자공학부에서는 학칙 제64조에 의하여 석사1년차, 박사 1년차 기간 동안 2학기 이상의 전일제 수업을 의무 시행하고 있습니다. 이와 관련하여 일반장학생 지원자께서는 “[별첨 양식 1] 전일제 수업 신청 확인서” 를 작성(기관장 직인 포함)하여 면접당일 면접대기실 총괄조교에게 제출하여 주시기 바랍니다. (파란색 글씨 부분은 작성하지 않음)

가. 대상 : 석사과정, 박사과정 지원자중 일반장학생 신청자
(1차 서류 합격자에 한함)

나. 제출처 : 면접당일 면접대기실의 총괄 조교에게 제출

다. 제출양식 : 별첨 양식 1. 전일제 수업 신청 확인서

3. 박사과정 지원자 “지도예정교수 확인서” 제출 안내

KAIST 전기및전자공학부 박사과정(재학생 석박통합과정 포함) 지원자는 박사과정 지도예정교수님의 확인 서명을 받아 전기및전자공학부 행정팀 사무실 (E3-2, 1212호)에 제출하여 주시기 바랍니다.

가. 대 상 : 박사과정(석박통합과정 포함)

나. 제출처 : KAIST 전기및전자공학부 행정팀 사무실 (E3-2, 1212호)
유미선(042-350-3402)

다. 제출기한 : 2017년 7월 3일(월) 까지

라. 제출양식 : 첨부된 별첨양식 2 “2018학년도 봄학기(전기) 대학원 입학 박사과정(석박통합과정 포함) 지원자 지도예정교수 확인서”

[별첨 1 : 전일제 수업 신청 확인서 양식]

지도교수 (성 명)	학과장/ 전공책임교수

승 인	담 당	팀 장

전일제 수업 신청 확인서

- 성 명 :
- 소 속 :
- 구 분 : 일반장학생
- 기 간 : 2018. 3. 1 ~ 2019. 2. 28 (2학기)

상기인이 2018년 3월 KAIST 전기및전자공학부 _____ 과정에 입학하면, 위 기간동안 전일제 수업 신청에 대해 소속기관에서 승인하였음을 확인합니다.

2017 년 월 일

신청인 : (인)

소속기관 주소 :

기관명 :

대표자 : (인)

한국과학기술원 총장 귀하

[별첨 2 : 지도예정교수 확인서 양식]

2018학년도 봄학기(전기) 대학원 입학

박사과정(석박통합과정 포함) 지원자 지도예정교수 확인서

KAIST 전기및전자공학부 박사과정(석박통합과정 포함) 지원자는 아래 확인서에 박사과정 지도예정교수님의 확인 서명을 받아 학부사무실(E3-2, 1212호)에 제출하여 주시기 바랍니다.

지원구분: 박사과정(), 재학생대상 석박통합과정()

학 생 명	학 생 구 분							
	국비	KAIST	EPSS	KEPSI	Lgenius	EPLL	일 반	Foreigner
<p>본인은 위 학생이 위 체크된 학생 구분으로 지원하여 합격하면, 위 학생을 위 체크된 학생 구분으로 지도할 예정입니다.</p>								
박사과정(석박통합과정 포함) 지도예정교수 :							(서명)	

※제출마감일: 2017년 7월 3일(월)까지, 학부사무실(E3-2, 1212호, 유미선)

※반드시 지도예정교수님의 서명을 받아 제출 (도장 날인 불가)

전기및전자공학부장 귀하