연구산출물 블라인드 처리 가이드라인

한국전자통신연구원 공개채용은 「평등한 기회, 공정한 과정을 위한 공공기관 블라인드 채용」 및 「과기정통부 소관 연구개발목적기관 채용 기준」을 따르고 있습니다. 이에 지원서 작성 시 첨부하는 연구산출물 증빙자료 블라인드 처리 방법에 대해 다음과 같이 안내드리며, 반드시 유의사항을 숙지하시어 전형과정에서 불이익을 받지 않도록 유의하여 주시기 바랍니다.
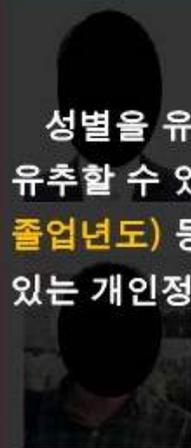
1. 논문(학위논문 초록 포함) 실적의 블라인드 처리 가이드(2페이지 참조)
   가. **(블라인드 처리)** 채용심사에 영향을 미칠 수 있는 개인정보(성별, 연령(입학년도, 졸업년도), 출신지역(주소), 가족관계, 신체적 조건(사진 등) 등)
   나. **(블라인드 미처리)** 저널명, 논문명 및 주요 Article info(게재권호, ISSN 등) 등
   다. **(첨부파일 명칭)** 게재논문(1), 게재논문(2)과 같이 변경

2. 특허 실적의 블라인드 처리 가이드(2페이지 참조)
   가. **(블라인드 처리)** 채용심사에 영향을 미칠 수 있는 개인정보(성별, 연령(입학년도, 졸업년도), 출신지역(주소), 가족관계, 신체적 조건(사진 등) 등)
   나. **(블라인드 미처리)** 특허번호, 등록일자 및 발명의 명칭 등 특허 기본정보
   다. **(첨부파일 명칭)** 특허(1), 특허(2)과 같이 변경

3. 기타
   o 학술대회, 프로그램(SW) 등 연구산출물 및 자격증: 논문, 특허에 관한 **블라인드 처리 가이드를 동일하게 적용**

연구산출물(논문, 특허 등)은 가이드에 맞게 <u>블라인드 처리 후</u>,
연구산출물 당 <u>3페이지 이내로 요약</u>하여 제출해주시기 바랍니다.

○ 블라인드 처리 샘플(논문, 특허)

References

[1] W. River, Applying multi-core and virtualization to industrial and safety-related application. http://leadwise.mediadroit.com/files/8535WP_Multicore_for_Industrial_and_Safety_Feb2009.pdf (accessed on 24.10.16).
[2] G. Heiser, Virtualizing embedded systems: why bother? in: Proceedings of the 48th Design Automation Conference, 2011, pp. 901–905.
[3] Frank Rowand, Using and Understanding the Real-Time Cyclictest Benchmark, Emdedded linux conference 2013. http://elinux.org/images/0/01/Elc2013_rowand.pdf (accessed on 24.10.16).
[4] Felipe Cerqueria, Boern Brandenburg, A Comparison of Scheduling Latency in Linux, PREEMPT RT, and LITMUSRT, in: 9th annual workshop on Operating Systems Platforms for Em-bedded Real-Time applications July 9, 2013, Paris, France.
[5] Ruhui Ma, Fanfu Zhou, Erzhou Zhu, Haibing Guan, Performance tuning towards a KVM-based embedded real-time virtualization system, J. Inf. Sci. Eng. 29 (2013) 1021–1035.
[6] J. Kiszka, Towards Linux as a real-time hypervisor, in: Proceedings of the 11th Real-Time Linux Workshop, 2009, pp. 205–215.
[7] Tomoki Skiyama, Improvement of Real-time Performance of KVM CloudOpen 2012, http://events.linuxfoundation.org/images/stories/pdf/lcna_co2012_sekiyama.pdf (accessed on 24.10.16).
[8] Seehwan Yoo, et al., Mobivmm: a virtual machine monitor for mobile phones, in: Proceedings of the First Workshop on Virtualization in Mobile Computing, ACM, 2008.
[9] I. Cereia, M. Bertolotti, Asymmetric virtualisation for real-time systems, in: IEEE International Symposium on Industrial Electronics, 2008, ISIE 2008, IEEE, Cambridge, 2008, pp. 1680–1685.
[10] H. Takada, S. Iiyama, T. Kindaichi, S. Hachiya, Linux on ITRON: A hybrid operating system architecture for embedded systems, in: 2002 Symposium on Applications and the Internet (SAINT) Workshops, 2002, Proceedings, IEEE, IEEE Computer Society, Washington, DC, USA, 2002, pp. 4–7.
[11] D. Sangorrin, S. Honda, H. Takada, Dual operating system architecture for real-time embedded systems, in: Proceedings of the 6th International Workshop on Operating Systems Platforms for Embedded Real-Time Applications, OSPERT, Brussels, Belgium, 2010.
[12] Kevin Scharpf, Dave Bryan, Mike Anderson, The Use of Carrier Grade Linux in Space, (2007), in: Proceedings of the AI-AA/USU Conference on Small Satellites, Technical Session XII: Software, SSC07-XII-9.
[13] Christopher Huffine, Linux on a small satellite, Linux J. 2005 (132) (2005) 9.
[14] Kara Nance, Brian Hay, Matt Bishop, Virtual machine introspection, IEEE Comput. Soc. 6 (05) (2008) 32–37.
[15] T. Friebel, S. Biemueller, How to deal with lock holder preemption Presentation at Xen Summit North America, 2008.
[16] Xiaoning Ding, Phillip B. Gibbons, Michael A. Kozuch, A Hidden Cost of Virtualization when Scaling Multicore Applica-tions, in: 5th USENIX Workshop on hot topics in clound compu-ting(HotCloud'13), Jun 2013, San Jose, CA.
[17] A. Kivity, U. Lublin, A. Liguori, KVM: the Linux virtual machine monitor, in: Proceedings of the Linux Symposium, Vol. 1, 2007.
[18] Hyunwoo Joe, et al., Full virtualizing micro hypervisor for spacecraft flight computer, in: 2012 IEEE/AIAA 31st Digital Avionics Systems Conference, (DASC), IEEE, 2012, pp. 6C5-1–6C5-9.
[19] J. Calandrino, H. Leontyev, A. Block, U. Devi, J. Anderson, LITMUSRT: A testbed for empirically comparing real-time multiprocessor schedulers, in: Real-Time Systems Symposium, 2006, (RTSS'06), 27th IEEE International, IEEE, 2006, pp. 111–123.

[30] V. Milanovic, A. Kasturi, V. Hachtel, High brightness mems mirror based head-up display (hud) modules with wireless data streaming capability, in: SPIE OPTO, International Society for Optics and Photonics, 2015, pp. 93 750A-93 750A.
[31] Chiyoung Lee, Se-Won Kim, Chuck Yoo, VADI: GPU virtualization for an automotive platform, IEEE Trans. Ind. Inf. 12 (1) (2016) 277–290.
[32] Lui Sha, et al., Single Core Equivalent Virtual Machines for Hard Real-Time Computing on Multicore Processors, 2014, https://www.ideals.illinois.edu/handle/2142/55672 (accessed on 24.10.16).
[33] U.M, Tai-Won, et al., Dynamic resource allocation and scheduling for cloud-based video content delivery networks, ETRI J. 36 (2) (2014) 197–205.
[34] Attila Kertesz, Gabor Kecskemeti, Ivona Brandic, Auto-nomic sla-aware service virtualization for distributed systems, in: 2011 19th Euromicro International Conference on Parallel, Distributed and Network-Based Processing, (PDP), IEEE, 2011.
[35] Liang Zhao, Sherif Sakr, Anna Liu, Consumer-centric SLA manager for cloud-hosted databases, in: Proceedings of the 22nd ACM International Conference on Conference on Information & Knowledge Management, ACM, 2013.
[36] Tatsuo Nakajima, Yuki Kinebuchi, Hiromasa Shimada, Alexandre Courbot, Tsung-Han Lin, Temporal and spatial isolation in a virtualization layer for multi-core processor based information appliances, in: Proceedings of the 16th Asia and South Pacific Design Automation Conference, 2011.
[37] Gilles Katharina, et al., Proteus hypervisor: Full virtualization and paravirtualization for multi-core embedded systems, in: Embedded Systems: Design. Analysis and Verification. Springer, Berlin, Heidelberg, 2013, pp. 293–305.
[38] P. Garcia, et al, Towards hardware embedded virtualization technology: architectural enhancements to an ARM SoC, in: VtRES 2013 Workshop on Virtualization for Real-Time Embedded Systems August 21st, 2013, Taipei, Taiwan.

> 성별을 유추할 수 있는 **사진**, 연령을 유추할 수 있는 **학위 취득기간(입학년도, 졸업년도)** 등 채용심사에 영향을 미칠 수 있는 개인정보는 **블라인드 처리**

---

(19) 대한민국특허청(KR)	(45) 공고일자	2013년12월05일
(12) 등록특허공보(B1)	(11) 등록번호	10-1337444
	(24) 등록일자	2013년11월29일

(51) 국제특허분류(Int. Cl.)
H04L 12/02 (2006.01)
(21) 출원번호　10-2010-0113959
(22) 출원일자　2010년11월16일
　　심사청구일자　2012년04월12일
(65) 공개번호　10-2012-0052686
(43) 공개일자　2012년05월24일
(56) 선행기술조사문헌
　　KR1020010073555 A
　　KR1020090065878 A
　　KR1020090021695 A

(73) 특허권자
한국　　　　연구원
████████████████
(72) 발명자
우　균
████████████████
마　수
████████████████
(뒷면에 계속)
(74) 대리인
특허법인

> 출신지역(주소) 등 채용심사에 영향을 미칠 수 있는 개인정보는 **블라인드 처리**

전체 청구항 수 : 총 10 항

심사관 : 이동하