|  |  |  |
| --- | --- | --- |
| Avago Technologies Korea, Ltd.  8F Hibrand building, 215 Yangjae2-dong, Seocho-gu  Seoul 137-924, Republic of Korea  [**www.avagotech.com**](http://www.avagotech.com) | | AvagoLogo_2color |
| **채 용 공 고 문** | | |

|  |  |
| --- | --- |
| **모집분야** | Analog 회로설계 engineer |
| **응시자격** | - 전기, 전자관련 석,박사 우대  - Analog IC Design 경험자 우대  - BGR, LDO, Serial interface I/O, POR (Power On Reset),  ChargePump, DC-DC Converter 설계  - 3년 ~ 10년 이상의 경력자  - OPIC IL 이상 또는 그에 상응하는 영어실력을 가진 자 우대 |
| **채용형태** | 정규직 |
| **채용조건**  **및**  **복리후생** | 주 5일 근무 (주 40시간) / 연봉은 협의 후 결정 (동종업계 최상위)  Competitive Benefit Package  중식비 지원, 교통비 지원, 직계 가족 의료비 지원, 영어교육비 지원 등 |
| **근무지역** | 서울시 서초구 양재2동 215 하이브랜드 빌딩 리빙관 8층 |
| **접수** | 이메일 지원 : [ji-min.seo@avagotech.com](mailto:ji-min.seo@avagotech.com)  MS Office로 작성한 국문(영문) 이력서 및 자기소개서(경력 기술서)를 반드시 하나의 파일로 만들어 제목 및 파일명  ' Analog 회로설계\_성명'으로 기재하여 지원 |
| **전형방법** | 1) 서류전형  2) 1차 실무면접 (서류심사 합격자에 한하여 면접 일정 개별 통보)  3) 2차 임원면접 |